

PN532 是一個高度集成的非接觸讀寫晶片，它包含 80C51 微控制器內核，集成了 13.56MHz 下的各種主動/被動式非接觸通信方法和協議。

1. PN532 傳輸模組支援 6 種不同的工作模式：
  2. 讀寫器模式，支援 ISO/IEC 14443A / MIFARE?機制
  3. 讀寫器模式，支援 FeliCa 機制
  4. 讀寫器模式，支援 ISO/IEC 14443B 機制
  5. 卡操作模式，支援 ISO 14443A / MIFARE?機制
  6. 卡操作模式，FeliCa 機制
  7. ISO/IEC18092，ECM340 點對點
- *PN532 特性*
  - 帶 40 kB ROM 和 1 kB RAM 的 80C51 微控制器內核
  - 高度集成的類比電路，解調和解碼回應
  - 輸出緩衝驅動器通過最少量的外部無源器件連接天線
  - 集成了 RF 場檢測器
  - 集成了資料模式檢測器
  - 支持 ISO/IEC 14443A / MIFARE?
  - 只在讀寫器模式中支援 ISO/IEC 14443B
  - 在讀寫器模式中典型工作距離超過 50mm，具體距離由天線尺寸、調諧和電源決定
  - 在 NFCIP-1 模式下工作距離高達 50mm，具體視天線的尺寸、調諧以及電源而定

- 在卡操作模式中典型工作距離約為 100mm，具體距離由天線尺寸、調諧和外部場強度決定
- 在讀寫器模式中，支援 Mifare Classic 加密，可支援 212 kbit/s 和 424 kbit/s 兩種更高資料傳輸速
- FeliCa 模式下，支援 106kbit/s、212kbit/s 和 424kbit/s 的通信串列傳輸速率
- 集成了 NFCIP-1 的 RF 介面，傳輸速率高達 424kbit/s
- 支援主機介面：
  - SPI 介面
  - I2C 介面
  - 串列 UART
- 靈活的中斷模式
- 低功耗模式 — 硬體掉電模式 — 軟體掉電模式
- 當器件處於掉電模式時能夠通過 I2C、HSU 和 SPI 介面自動喚醒
- 可程式設計計時器
- 石英晶體振盪器
- 2.7V~5.5V 的電源
- 供外部加密晶片使用的電源切換功能
- 控制外部設備的專用 I/O 管腳
- 供產品測試使用的集成天線檢測器
- 與外部加密 IC 連接的 ECMA 373 NFC-WI 介面

包裝尺寸: 150\* 80\*10 mm

包裝重量： 34g

包裝列表

1pcs PN532 開發板

1pcs M1 卡

1pcs S50 白卡