

ALTERA-EP4CE

FPGA 開發板 ALTERA IV EP4CE 四代

勝特力材料 886-3-5753170
勝特力电子(上海) 86-21-34970699
勝特力电子(深圳) 86-755-83298787
[Http://www.100y.com.tw](http://www.100y.com.tw)



四代助学板完美演绎 Product Display

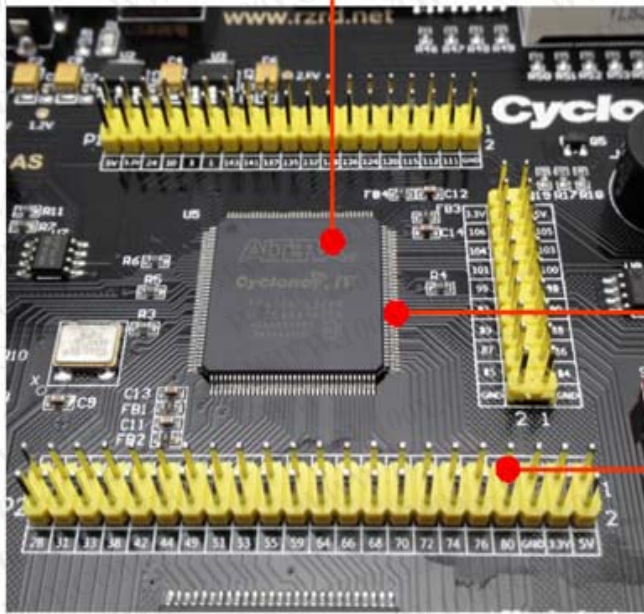
You that you care more about the place is a more detailed details. Show your personality show my taste, I am me Foryour taste and design, design a personalized taste

定制透明板保护，防尘防静电，精美且实用



尺寸: 136*106MM

全新原装进口主芯片，I/O全引，扩展无限



采用QFP封装芯片，
而非BGA封装，
简单易学，方便DIY中
排查错误，检查测试

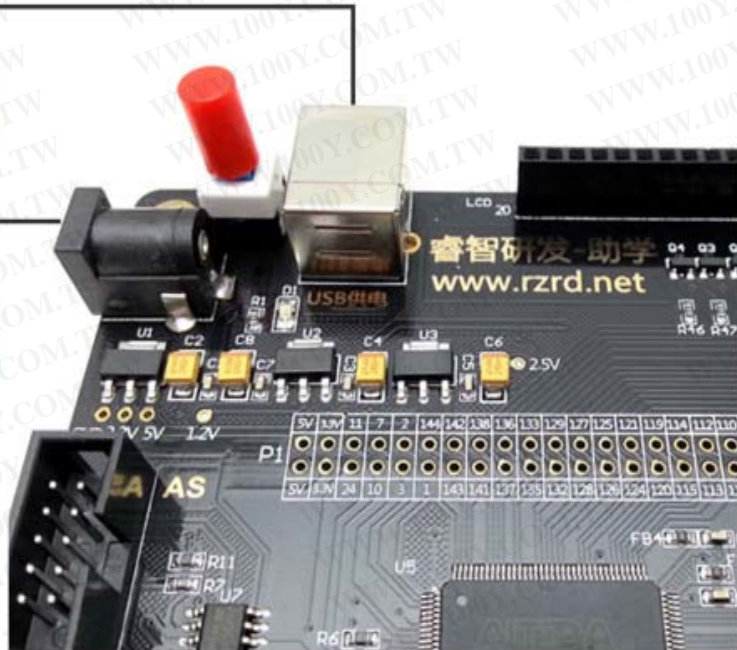
引脚焊点清晰

芯片引脚全部引出，编号
清晰，I/O扩展口排针已
全部焊接，可配合全能转
接板使用，扩展性强

按键设计为双供电模式，支持5V供电和USB供电

USB供电

5V供电

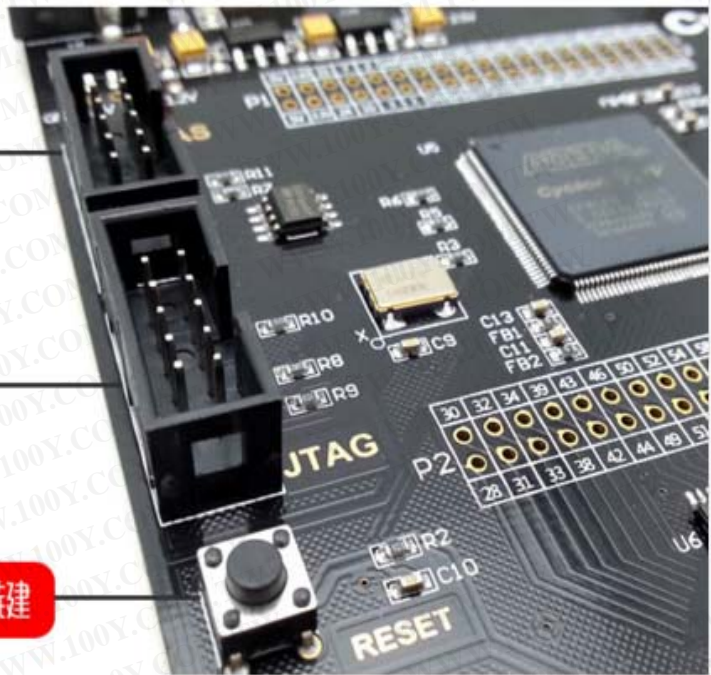


AS下载口可固化程序 (掉电后上电程序依然存在)

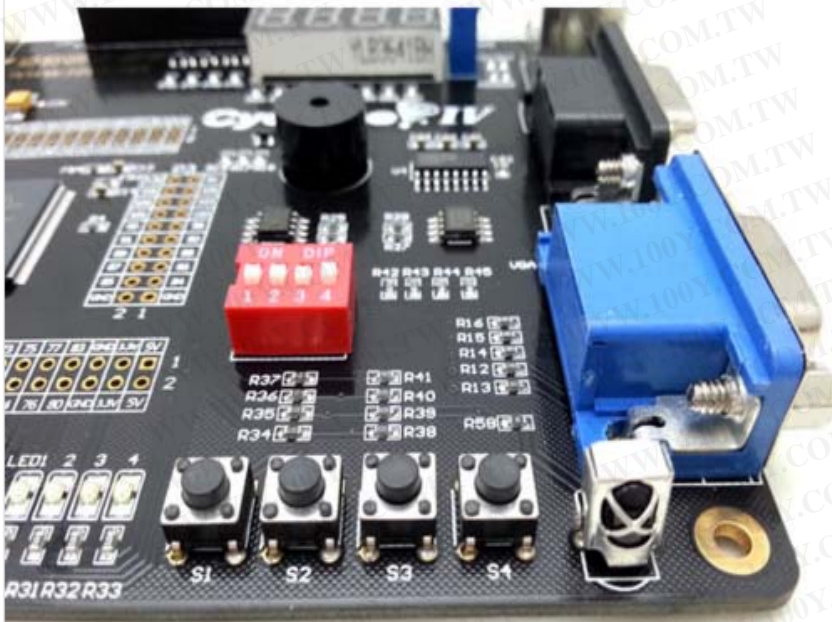
AS下载口

JTAG下载口

复位按键



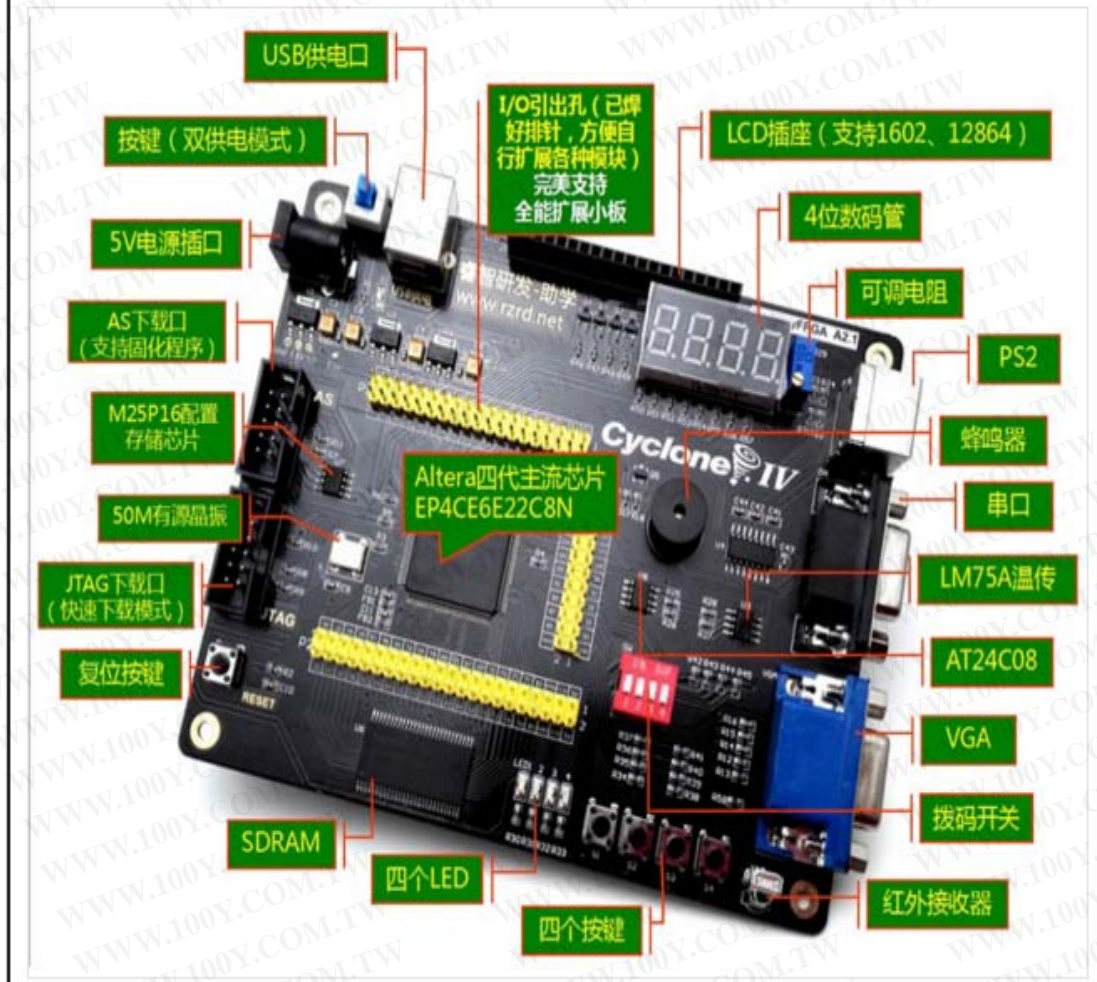
精选器件, 合理布局, 布线整齐, 做工讲究



硬件参数介绍

Product Display

You that you care more about the place is a more detailed details. Show your personality show my taste, I am me Foryour taste and design, design a personalized taste



主硬件 资源介绍

1. 主芯片采用ALTERA公司最新四代FPGA CycloneIV系列EP4CE6E22C8N
2. 板载大容量EPCS16N串行配置芯片, 支持JTAG/AS模式
3. 板载64MbitSDRAM, 支持SOPC, NIOSII开发 (很多价低的板不带SDRAM)
4. 板载50MHz有源晶振, 提供系统工作主时钟
5. 采用1117-3.3V稳压芯片, 提供3.3V电压输出
6. 采用1117-1.2V稳压芯片, 提供FPGA内核电压
7. 采用1117-2.5V稳压芯片, 提供PLL电压
8. 精心的去耦设计, 采用大量去耦电容
9. 提供5V直流电源插座和方口USB接口电源插座
10. 一个系统复位按键Reset, 也可做为用户输入按键
11. 自锁按键电源开关
12. LED电源指示灯
13. 精心设计分配的IO资源, 所有IO引出, 3个扩展接口, 通用2.54mm间距, 任由您自己扩展
14. JTAG下载接口对应下载的文件是.SOF, 速度快, 平常学习推荐使用此接口
15. AS下载接口对应下载的文件是.POF, 速度较慢, 需要固化程序时使用

丰富外设 资源介绍

1. 板载4个独立按键, 可做按键控制, 数字逻辑基础实验等
2. 板载4位LED发光二极管, 可做LED控制, 数字逻辑基础实验等
3. 板载4位数码管, 频率计, 秒表
4. 板载4位拨码开关, 可做开关控制等实验
5. 设有1X20液晶屏排座, 支持LCD1602, LCD12864, TFT液晶屏 (不包括LCD, 需另购)
6. 精密可调电阻, 调节液晶背光
7. 板载1路蜂鸣器, 可做发声及音乐实验
8. PS2接口, 可做PS/2键盘实验
9. 板载全新原装进口温度传感器芯片LM75A, 可以做温度计实验
10. RS232串口, 可做串口通讯实验
11. VGA接口, 可做显示器实验等
12. I2C串行EEPROM AT24C08, 做IIC总线实验
13. 红外线接收模块

软件资源 介绍

光盘资源

~随货一起, 13张DVD~

1. 提供最新稳定版本QuartusII11.0
『唯一支持中文注释的版本』破解,
2. Modelsim, NiosII IDE软件及其它
常用软件
3. 提供配套PDF格式原创教材95页, 手把手入门操作详解
4. 提供丰富的PDF相关学习资料

网盘资源

五分好评后赠送, 近10G参考视频 (非开发板配套视频)

1. FPGA入门两期培训视频
2. verilog HDL 语法详解
3. 复杂数字逻辑系统的Verilog HDL设计方法
4. 从零开始学FPGA操作
5. Verilog HDL应用程序实例
6. 玩转NIOS II开发实例
7. Altera官方视频
8. 深入浅出玩转FPGA视频 包含源码及文档