

電晶體電路設計應用鐵則



作者:鈴木雅臣

內容簡介

本書為經由放大電路的實驗，對於電晶體之最低位準的放大元件的基本動作有所體驗，同時，也能達到可以利用電晶體做離散(Discrete)電路設計的目的。如此，在對於 IC 的性能不滿意時，可以追加電晶體電路，補充性能，在發生問題時，也可以對於 IC 的內部動作有所瞭解，以採取適當的對策。