

## CPLD數位邏輯發展系統(7128)



品名：CPLD數位邏輯發展系統(7128)

編號：A19-0003

勝特力材料 886-3-5753170  
勝特力电子(上海) 86-21-54151736  
勝特力电子(深圳) 86-755-83298787  
[Http://www.100y.com.tw](http://www.100y.com.tw)

### 功能與特色

- 1.以ALTERA 7128晶片為主控元件，搭配MAX+PLUS V9.6程式發展軟體。
- 2.使用硬體描述語言AHDL/VHDL及繪圖法來設計邏輯IC電路。
- 3.每一外接I/O Pin都有標示，可對外部實驗電路做控制，彈性空間大。
- 4.使用石英晶體振盪及555振盪方式，頻率最高可達10MHz。
- 5.採用Printer Port介面連線，附燒錄介面可直接燒錄。
- 6.支援Windows作業系統。
- 7.邏輯輸出單元：(1)4個按鍵式脈衝產生器  
(2)8Pin指撥開關  
(3)外接排針輸入腳座
- 8輸出單元：(1)2組8Bit LED顯示  
(2)8 X 8點矩陣LED顯示  
(3)1組步進馬達驅動介面  
(4)44個排針輸出腳座

### 可實驗教學範圍

- 1.組合邏輯電路設計及模擬：  
基本邏輯、組合邏輯、加法器、減法器、編碼器、解碼器、比較器、多工器、解多工器等。
- 2.序向邏輯電路設計及模擬：  
正反器、同步計數器、非同步計數器等。
- 3.可使用AHDL/VHDL語言設計簡易的CPU。

#### 【實驗單元項目】

- 1.計數器實驗
- 2.跑馬燈實驗
- 3.步進馬達控制實驗
- 4.七節顯示器控制實驗
- 5.數字電子鐘
- 6.指撥開關實驗
- 7.按鈕開關實驗
- 8.擴充排針，可外接實驗電路