

CPLD/FPGA 晶片板



特色

- 1、模組化設計
- 2、使用者可選購兩大族系之一
- 3、昂貴的晶片板可重複使用
- 4、不需焊接QFP 包裝，可節省工時

規格：

晶片板規格：

- 1、四種晶片板（規格如下表）
- 2、將設計完成之程式燒錄到EPROM（FLASH）中，即可獨立運作
- 3、支援ALTERA，XILINX 發展系統
- 4、下載（Download）成功或失敗指示燈
- 5、具有RESET 鍵，可重新開始FPGA/CPLD
- 6、可使用電路繪圖（Graphic）及數位硬體描述語言法（VHDL.ABEL.AHDL）來發展電路
- 7、適用WIN95/98/2000/NT 作業系統
- 8、採用DC 5V 電源

FPT-2 萬用板硬體規格：

- 1、支援元件
 - (1)ALTERA EPF10K10TC144 (TQFP144pin)
FPT- EPF10K10TC144。
 - (2)ALTERA EPF10K20RC240 (PQFP240pin)
FPT-EPE10K20RC240。
 - (3)XILINX XCS10TQ144(TQFP144pin)
FPT-XCS10TQ144。
 - (4)XILINX XCS20PQ208 (PQFP208pin)
FPT-XCS20PQ208。
- 2、採用DC 9V ADAPTOR 或Extend Power Pin 給使用者使用，規格為DC 5V
- 3、附電源開關切換Adaptor 或Extend Power Pin
- 4、紅色電源指示燈
- 5、25pin D Type(ConnectoPrinter Port 下載FPGA)
- 6、具有萬用實驗孔（洞洞板），可供使用者焊接電路實驗
- 7、支援ALTERA MAX +Plus II Baseline 發展系統及XILINX Foundation 發展系統
- 8、可使用電路繪圖（Graphic）及數位硬體描述語言法（VHDL.ABEL.AHDL）來發展電路
- 9、全部I/O 可透過Connector 擴充使用
- 10、使用Print Port 直接在原廠發展系統下Download
- 11、適用於WIN95/98/2000/NT 作業系統