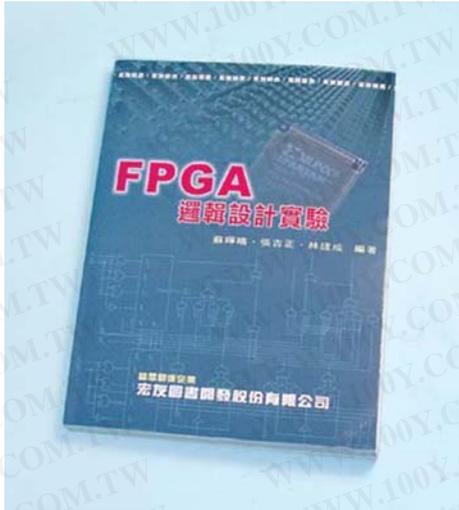


FPGA邏輯設計實驗



勝特力材料 886-3-5753170
勝特力电子(上海) 86-21-54151736
勝特力电子(深圳) 86-755-83298787
[Http://www.100y.com.tw](http://www.100y.com.tw)

書名：FPGA邏輯設計實驗

編號：H0502

作者：張吉正、林建成

序言

FPGA或CPLD之設計軟體，早期透過科學園區的國家晶片中心(CIC)提供給大專院校使用。如今教育版軟體可隨書附贈，加上多家台灣廠商提供硬體介面，使得作邏輯設計或大型積體電路設計時，只要有PC及相關軟體即可隨時隨地作實習，而不必一定要局限於實驗室內。如此方便的設計工具，個人認為值得廣為推展，顧不得自己才疏學淺，而將做過的實驗電路供大家參考，尚請諸先進多予指教。

目錄

- 第1章 緒論
- 第2章 邏輯閘之認識與應用
- 第3章 二進位與十進位加減法器
- 第4章 正反器、計數器與計時器
- 第5章 LP2900振盪頻率、七節顯示與鍵盤掃描之使用
- 第6章 暫存器、隨機記憶及漢明碼偵錯
- 第7章 乘法器與除法器
- 第8章 專題製作：計時計程錶之設計
- 第9章 LCD顯示電路與AD/DA電路設計