

連結：<http://pan.baidu.com/s/1cjhsTK>

密碼：4q8f

特別注意，此模組採用 RF-4 板材，使用範圍在 3G 以內，3G 以上信號由於測試條件限制，沒有測量 3G 以上性能參數。

1、商品基本屬性

商品名稱：HMC624A 6 位元 射頻衰減器模組

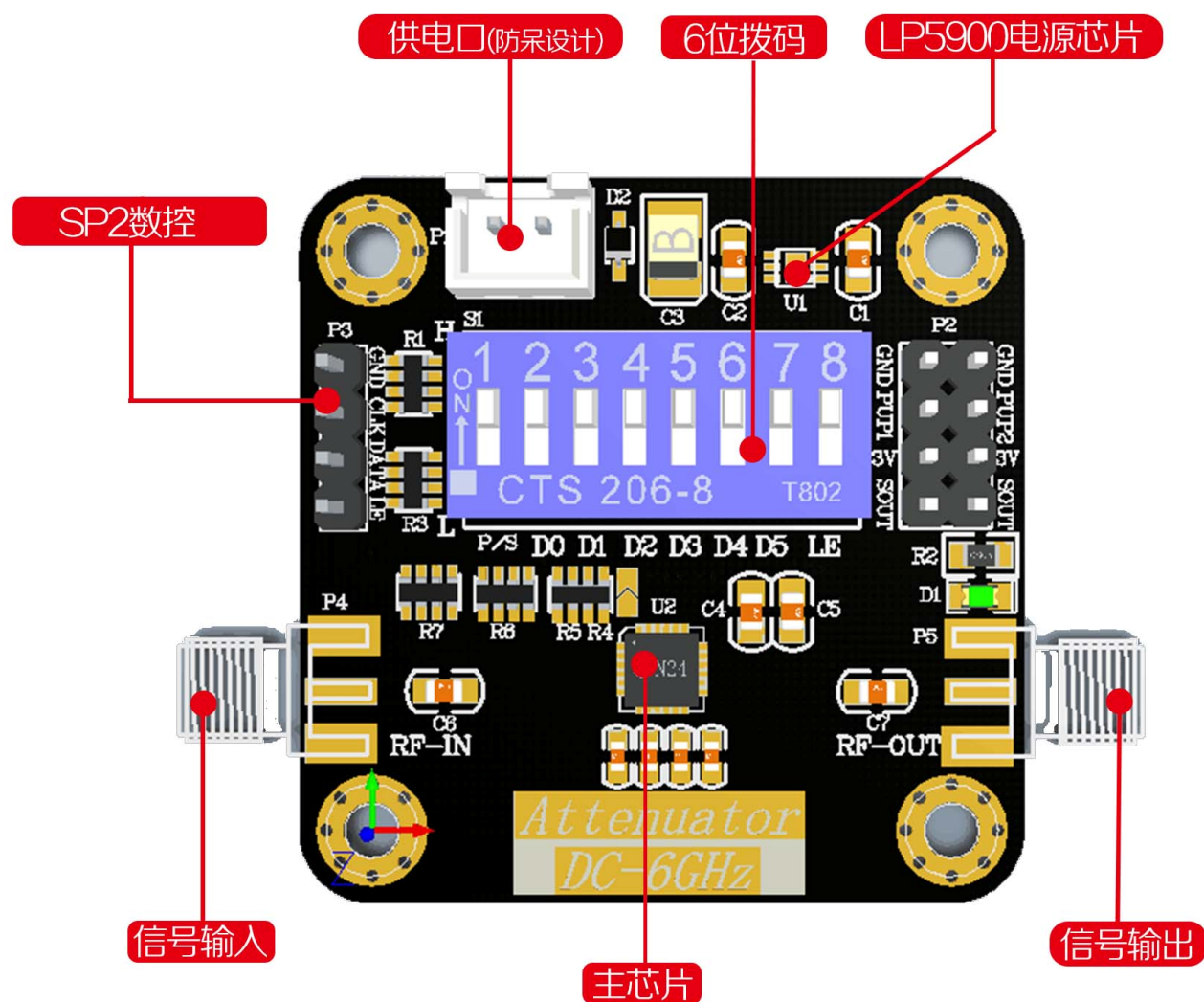
商品大小：40mm X 40mm

商品供電：5V

商品詳情：本店此商品採用大量的濾波電容用作電源退耦作用，大面積鋪地並打過孔，均按照高頻電路設計，有很好的頻率特性，電源採用 TI 公司的專用射頻晶片 LP5900，而不是直接讓使用者輸入供電電壓，這樣很大程度的減少了電源的波動和紋波的干擾，我們可以按照客戶的要求進行調試和設計。本模組支援手動步進衰減，也提供驅動程式程式控制衰減，此模組已經運用到實際的應用當中，效果真心不錯，買家放心購買就行。部分參數未給出，如要購買，詳情請諮詢賣家。

2、HMC624A 介紹

HMC624A 實物介紹圖：



模組使用說明：LE 置於 ON 對側，P/S 置於 ON 時，模組為程式控制模式；LE 置於 ON,P/S 置於 ON 對側時，模組為撥碼控制模式,此時衰減度由 D0~D5 六個撥碼控制，衰減大小為撥碼對應的衰減數值之和。例如需要衰減 20dB 時，可將 D5 和 D3 撥到 ON 端對側。

晶片特點：

1、50Ω射頻數字衰減器

2、6 位，最高增益 31.5dB

3、頻寬：DC~ 6.0GHz

4、0.5dB 的步進精度，可以到 31.5dB，±0.25dB 的步進誤差

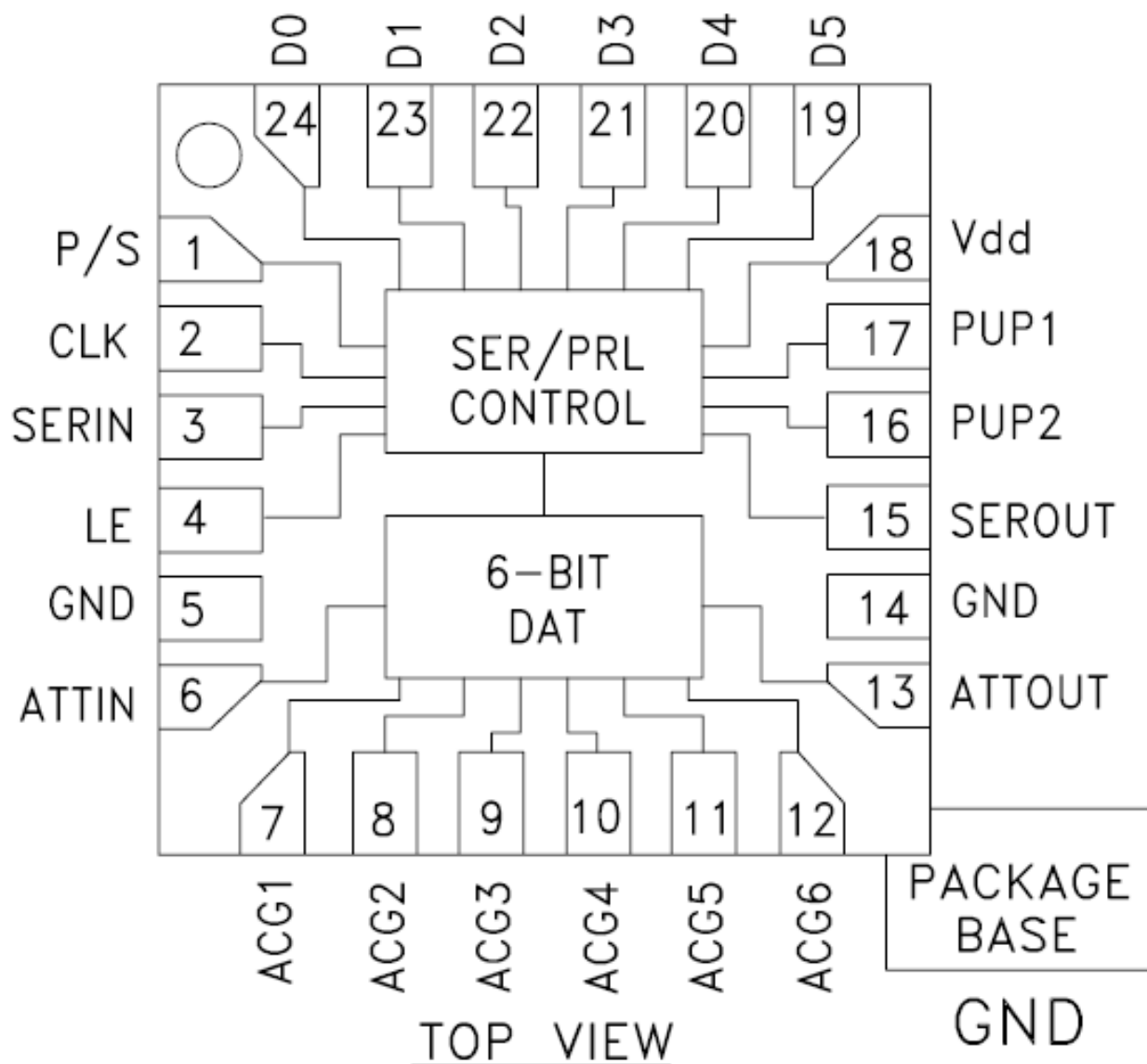
5、+55dBm IIP3

6、供電範圍：3.0V ~ 5.0V

7、模式：串列、並行

8、高的衰減模式在 PUP 配置下,輸入最大功率為：+28dBm

HMC624A 內部結構圖：



HMC624A 驅動真值表：

PUP Truth Table

LE	PUP1	PUP2	Relative Attenuation
0	0	0	-31.5
0	1	0	-24
0	0	1	-16
0	1	1	Insertion Loss
1	X	X	0 to -31.5 dB

Note: The logic state of D0 - D5 determines the power-up state per truth table shown below when LE is high at power-up.

Truth Table

Control Voltage Input						Reference Insertion Loss
D5	D4	D3	D2	D1	D0	
High	High	High	High	High	High	0 dB
High	High	High	High	High	Low	-0.5 dB
High	High	High	High	Low	High	-1 dB
High	High	High	Low	High	High	-2 dB
High	High	Low	High	High	High	-4 dB
High	Low	High	High	High	High	-8 dB
Low	High	High	High	High	High	-16 dB
Low	Low	Low	Low	Low	Low	-31.5 dB