

产品规格:

1. Lattice原厂设计方案 品质保障，确保下载兼容性稳定性。
2. 无需单独安装驱动，直接支持Diamond/ispLever6.x/7.x/classic版本，ispVM各种版本。
3. 支持lattice全系列FPGA，如SC/SCM/XP/XP2/EC/ECP2/ECP2M/MachXO/MachXO2系列等。
4. 支持lattice全系列CPLD,如1000/2000/4000系列等。
5. USB标准接口，使用标准USB连接线即可连接PC。
6. USB供电，无需外部供电支持。
7. 接口部分电源来自目标板，确保强兼容性！
8. 支持JTAG, internal FLASH，SPI FLASH等编程模式。
9. 支持WIN 2K, WIN XP, WIN7 32,WIN7 64等操作。
10. 支持LSC ISPVM, LATTICE DEMIOND , LATTICE ISPEVER, 以及LATTICE PROGRAMMER，所有这些LATTICE开发环境，且都已经实际测试过！

引脚链接说明:

- 1、SCLK/TCK 与芯片的SCLK/TCK管脚连接。
- 2、GND 下载器与目标板的公共地，其内部2、4管脚连接，在使用时需要将此2、4中的一个脚与目标板的地相连。
- 3、MODE/TMS与芯片的MODE/TMS管脚连接。
- 4、GND 下载器也目标板的公共地，其内部2、4管脚连接，在使用时需要将此2、4中的一个脚与目标板的地相连。
- 5、SDI/TDI 与芯片的SDI/TDI管脚连接。
- 6、VCC 用来检测下载器连接的目标板是否上电，不是用来给目标板供电的，官方的下载器不具备给目标板供电的能力，这个需要注意。
- 7、SDO/TDO与芯片的SDO/TDO管脚连接。
- 8、INT1 在某些芯片下载调试时需要连接此管脚，并不是每个芯片都需要连接。
- 9、TRST 在某些芯片下载调试时需要连接此管脚，并不是每个芯片都需要连接。
- 10、PROG/ispEN在某些芯片下载调试时需要连接此管脚，并不是每个芯片都需要连接